

PUBLIKÁCIE O ELEKTRONIKE V ZBIERKE MÚZEA

Základy elektrotechniky a elektroniky,

1. Frank, H., Šnejdar, V.: Krystalové elektronky. SNTL Praha 1959, 474 strán
2. Voženílek, L.: Kurs elektrotechniky. SNTL Praha 1976, 386 strán.
3. Válek, J. : Úvod do elektroniky. Polytechnická knižnice. SNTL Praha 1966, 195 strán.
4. Halász, J.: Mikroelektronika. Edičné stredisko VŠT v Košiciach, 1984, 227 strán.
5. Mišek, J., Kratěna, L.: Optoelektronika. SNTL 1979. 207 strán
6. Levitin, I.,B.: Infračervená technika. Alfa Bratislava 1979. 158 strán.
7. Mihálka, P.: Optoelektronika. Alfa Bratislava 1981. 463 strán
8. Schrofel, J., Novotný, K.: Optické vlnovody. SNTL/Alfa Praha, Bratislava 1986. 231 strán.
9. Guldán, A.: Mikroelektronické senzory. Alfa Bratislava 1987. 253 strán.
10. Turán, J., Petrík, S.: Optické vláknové senzory. Alfa Bratislava 1990. 250 strán.
11. Turán, J.: Optoelektronika. Edičné stredisko TU v Košiciach, 430 strán.
12. Šír, H.,Karlovský, J.: Germaniové diody v teorii a praxi. Pražský obchod potrebami pro domácnost. 19XX, 27 strán.
13. Contessi, G.: Aplikovaná elektronika. SNTL Praha 1964, 382 strán
14. Dragoun, Z., Šmirous, K.:Polovodiče, SNTL Praha 1962, 251 strán
15. Shea, R., F. a kol.: Základy transistorových obvodů. SNTL Praha 1958, 454 strán
16. Petržílka, V., Šafrata, St.: Elektřina a magnetismus.Nakladatelství ČSAV Praha 1956, 637 strán

Integrované obvody – princípy, technológie, návrh

1. Bém, J. a kolektív: Československé polovodičové součástky. SNTL/ALFA Praha, Bratislava 1971. 457 strán.
2. Reiss, K.: Integrierte Digitalbausteine. SIEMENS A.G. 1977. 464 strán. ISBN 3-8009-1169-8
3. Johannsen, D.: BRISTOL BLOCKS: A Silicon Compiler. Display file #2587. California Institute of Technology, 1978, 8 strán.
4. Mead,C., Conway,L.: Introduction to VLSI Systems. Addison-Wesley Publishing Company, Inc. Philippines 1980, 396 strán. Kniha je s podpisom jedného autora (profesor Carver Mead).
5. Guldán, A., Luby, Š.,Szántó,L., Sobotka,Z.: Unipolárne integrované obvody.Alfa, Vydavateľstvo technickej a ekonomickej literatúry, Bratislava 1980, 464 strán.
6. Szántó, L.: Integrované obvody. Alfa Vydavateľstvo technickej a ekonomickej literatúry, Bratislava 1988. 198 strán. Kniha je s podpisom autora.
7. Vatanabe, M., Asada, K., Kani, K., Ocuki, T.: Projektovanie SBIS. Moskva Mir 1988. 298 strán. (preklad z Angličtiny)
8. Dobrotová, M., Wasyluk, R.: Projektování a technologie obvodů velké integrace. Technické příručky sv. 20. TESLA VÚST Praha 1984. 310 strán
9. Dobrotová, M., Wasyluk, R.: Přehled technologií integrovaných obvodů. Technické prřírúčky sv. 21. TESLA VÚST Praha 1984. 92 strán
10. Janček, Ľ.: Montáž a púzdrenie integrovaných obvodov (poznatky získané z Tesly Piešťany). Správa ÚTK SAV 1987. 11 strán
11. Neznámy: Montáž a púzdrenie PZIO. Správa ÚTK SAV . 7 strán
12. Neznámy: Polozákaznícke integrované obvody typu CMOS na hradlových poliach GAC 1200 a GC 3. Informačný bulletin Ústav počítačových systémov SAV 1991. 7 strán
13. Hrkút, P., Košuk, K.: Hradlové polia rady GAC a GC. Techológia CMOS. Informačný bulletin Ústav počítačových systémov SAV 1992. 4 strany.
14. Szántó, L.: Automatizácia projektovania integrovaných obvodov, Alfa Bratislava 1985, 261 strán
15. Pánek, P. et al.: Základy technologie výroby polovodičů. Učební text pro interné vzdělávání a k přednáškám pro studenty vysokých škol. CERM, Brno 2021, 399 strán.
16. Guldán, A., Luby,Š.,Szántó,L.,Sobotka, Z: Unipolárne integrované obvody. Alfa Bratislava 1980,464 strán.
17. Rowson,J.,A.: Understanding Hierarchical Design: Technical report (Ph.D. Thesis), Computer Science, California Institute of Technology, Pasadena 1980, 141 strán
18. Štefanovič, J.: Návrh polozákazníckeho integrovaného obvodu na hradlovom poli GAC 1200. Diplomová práca na Katedre mikroelektroniky, EF SVŠT a ÚTK SAV, Bratislava 1987

Časopisy o elektronike a mikroelektronike

1. IEEE Transactions on Electron Devices, Volume ED-14, 1967
2. IEEE Transactions on Solid State Circuits, Volume SC-2, 1967
3. IEEE Transactions on Electron Devices, Volume ED-15, 1968
4. IEEE Journal of Solid-State Circuits, Volume SC-3, 1968
5. Solid State Technology, Volume 11, 1968
6. IEEE Transactions on Electron Devices, Volume ED-16, 1969
7. IEEE Journal of Solid -State Circuits, Volume SC-4, 1969
8. Solid State Electronics, Pergamon Press, Volume 18, 1975
9. Solid State Technology, Volume 24 – 25, 1981- 1982

Zborníky konferencií mikroelektronika a integrované obvody

1. Sympóziu INTEGROVANÉ OBVODY MIS – 1978. Smolenice 1978. 226 strán.
2. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia A. Dom techniky ČSVTS Bratislava 1980. 126 strán.
3. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia B. Dom techniky ČSVTS Bratislava 1980. 129 strán.
4. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia C. Dom techniky ČSVTS Bratislava 1980. 126 strán.
5. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia D. Dom techniky ČSVTS Bratislava 1980. 148 strán.
6. 3. ČESKOSLOVENSKÁ KONFERENCIA O MIKROELEKTRONIKE. Dom techniky ČSVTS Bratislava 1983. 165 strán.
7. 4. ČESKOSLOVENSKÁ KONFERENCIA MIKROELEKTRONIKA A MIKROSYSTÉM 86 so zahraničnou účasťou 2. Dom ROH Bratislava 1986. Dom techniky ČSVTS 1986. 254 strán.
8. Maskentechnik fuer Mikroelektronik – Bausteine. Tagung Muenchen 1990. VDI Verlag, Duesseldorf 1990. 155 strán.
9. Maskentechnik fuer Mikroelektronik – Bausteine. Tagung Muenchen 1994. VDI Verlag, Duesseldorf 1994. 119 strán.
10. Testovací struktury a modelování v mikroelektronice. Soubor referát úze IV. Semináře. 13.6.- 16.6.1989 Zuberec. ČSVTS VÚST Praha, ČSVTS –OSVR Žilina a KRTP VŠDS Žilina. Vydalo sa len 6 výtlačkov, 289 strán.
11. Integrované obvody radu jednočipového mikropočítača MHB 8048/8035/8748. Zborník prednášok, školenie ČSVTS Piešťany 1985, 66 strán.

Analógové obvody s diskretnými súčiastkami

12. Klimczewsky, C.: ABC rádioamatéra. SVTL Bratislava, 1959. 393 strán
13. Jakubaschk, H.: Příručka pro amatéry elektroniky. SNTL Praha 1951. 258 strán
14. Šafránek, J.: TELEVISE Fyzikální a technické základy televise – snímání, vysílání, příjem a reprodukce. Nakladatel Jos. Hokr v Praze 1947, 230 strán.
15. Jordan, K.: Jednoduché malé vysílače. Naše vojsko Praha 1955
16. Staněk, M.: 100 tranzistorových přístrojů. Práce Praha 1961
17. Gelder, E., Hirschmann, W.: Schaltungen mit Halbleiterbauelementen. Band 3: Beispiele mit Germanium und Silizium- Transistoren. Siemens Akg., Berlin 1967, 339 strán.
18. Nečásek, S.: Výběr zajímavých zapojení. SNTL Praha, 1970, 256 strán.
19. Hyan, T., Kellner, L.: Elektronika ve fotografii. SNTL Praha, 1974, 245 strán.
20. Vágner, J.: Polovodičové usměrňovače, SNTL, Praha 1967, 84 strán
21. Markus, J.: Electronic Circuits Manual (Over 3100 modern electronic circuits, ...). McGraw-Hill Book Company, New York 1971, 988 strán
22. Šperka, M.: Rôzne elektronické zaúpojenia (výstrižky z časopisov)

Digitálne systémy a zapojenia s číslicovými integrovanými obvodmi a mikroprocesormi

1. Kobrinskij, N.,E., Trachtěnbrot, B.,A.: Úvod do teorie konečných automatů. SNTL Praha 1967, 353 strán.
2. Frišťacký, N.: Logické obvody I.SVŠT Elektrotechnická fakulta, 1967, 382 strán.
3. Sobotka, Z., Starý, J.: Číslicové systémy a jejich řešení. TESLA VÚST ČVTS. Praha 1975, 190 strán
4. Frišťacký, N. a kolektiv: Logické procesory. SNTL/Alfa, Praha 1981, 163 strán
5. Kolektiv: JAK,KDY,KDE,PROČ MIKROELEKTRONIKU. Technická práce, Brno, 1982.
6. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 1. Úvod do číslicové techniky. Svazarm, Praha.
7. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 3. Základní logické obvody II. Svazarm, Praha.
8. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 5. Sekvenční logické obvody II. Svazarm, Praha.
9. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 7. Kombinační logické obvody II. Svazarm, Praha.
10. Kratochvíl, Š., Háša, M.: ADAM ELÉV. 20 strán
11. Kratochvíl, Š., Háša, M.: ADAM CMOS. 46 strán.
12. Slípka, J.,Šmaha, J.: Zobrazovací prvky a jejich elektronické obvody. SNTL, Praha 1957, 187 strán.
13. Hlavička, J., Áč, V., et al.: Diagnostika mikroprocesorových systémů. Svazek B, díl 1. Knižnice ČSVTS, Praha 1985, 226 strán
14. Dědina, B., Valášek, P.: Mikroprocesory a mikropočítače. SNTL Praha 1983. 304 strán
15. Kočiš, I., Šulko, I.: Mikroprocesory a mikropočítače. Alfa/SNTL Bratislava, Praha 1986. 467 strán
16. Burger, I.: Zvedavé otázky okolo mikropočítačů. SMENA Bratislava, 1988. 191 strán.
17. Burr-Brown The Handbook of Personal Computer Instrumentation for Data Acquisition, Test, Measurement and Control. Burr-Brown Corporation, Tucson, AZ 1989
18. Burger, I.: Stykové obvody mikropočítačů. Alfa Bratislava, 1990, 309 strán. ISBN 80-05-00615-2
19. Starý, J.: Mikropočítač a jeho programování. KVT SNTL Praha 1984. 223 strán.
20. Keller, G., Pumpe, G.: Elektronische Schaltungen in der Fernschreib – und Datentechnik. Siemens Akg., Berlin 1966, 113 strán.
21. Bajcsy,J., Kodaj, D., Kováč, K.,Smieško, V.: Automatizované systémy merania riadené mikropočítačmi, Alfa Bratislava 1985, 214 strán
22. Pountain, D.: A Tutorial Introduction to OCCAM Programming. INMOS Limited, 1986
23. Guide to Archimedes. Acorn Computers Limited Cambridge Technopark 1987
24. Baroňák, I.: Číslicová technika, diel II.b. Oddelenie závodných organizácií SÚV SZM, Bratislava 1985, 129 strán

Katalógy elektronických súčiastok, dokumenácia digitálnych IO a mikroprocesorov

1. Pasivní elektronické součástky. Tesla – elektronické součástky, Rožnov pod Radhoštěm, 81 strán.
2. Konstrukční katalog logických integrovaných obvodů. TESLA Elektronické součástky, Rožnov pod Radhoštěm, 1882, 517 strán.
3. Perspektivní řady elektronických součástek obory JK POV – 371 - 372 – 373 – 374. Federální ministerstvo elektrotechnického průmyslu. TESLA, koncern Rožnov p.R. 1982.72 strán.
4. Konstrukční katalog ANALGOVÉ MULTIPLEXERY BiFet. TESLA Elektronické součástky, Rožnov pod Radhoštěm, 1883-4, 47 strán.
5. 1. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Integrované obvody. TESLA ELTOS Praha, 1986.
6. 2. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Diskrétní součástky polovodičové, optoelektronické a vakuové. TESLA ELTOS Praha, 1987.
7. 3. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Pasivní a konstrukční součástky pro elektroniku. TESLA ELTOS Praha, 1988
8. 4. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Elektronické součástky dovážané ze zemí RVHP. TESLA ELTOS Praha, 1988.

9. 5. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Elektronické součástky z krajín RVHP. TESLA ELTOS Praha, 1989.
10. The Programmable Gate Array Data Book. XILINX, San Jose, CA 1988.
11. CONRAD Fascinující elektronika a technika 2007/2008. 728 strán.
12. Polovodičové součástky, TESLA Rožnov, 1976, 72 strán
13. Germaniové tranzistory, Tesla Rožnov, cca.1958 4 strany
14. Křemíkové NF výkonové tranzistory N-P-N KD 602, Tesla Rožnov 1974
15. ZVT hybridné integrované obvody, ZVT Banská Bystrica, k.p. závod Námestovo, 12 strán
16. Scientific Data Systems Silicon Logic Circuit Modules, Santa Monica, 30 strán
17. From CPU to software (i8080 a podporné obvody). Intel Corporation, Santa Clara 1974
18. Brandejs, M.: Mikroprocesory INTEL 8086-80486. Grada, Praha 1991, 246 strán.
19. Brandejs, M.: Mikroprocesory INTEL Pentium a spol. Grada, Praha, 1994, 412 strán.
20. The M68300 Microcontroller Family, Motorola
21. IMS B008 User guide and reference manual, INMOS Limited 1990
22. S708 User guide, INMOS Limited 1990

Dokumentácia k technologickým zariadeniam a prístrojom

1. CARL ZEISS: Mikrolitografie. DEWAG Berlin. VEB C.Zeiss, Jena. 20 strán.
2. CARL ZEISS: Elektronenstrahl – Belichtungsanlage ZBA 10/1. Bedienungsanleitung. VEB C. Zeiss, Jena. 77 strán.
3. CARL ZEISS: Elektronenstrahl – Belichtungsanlage ZBA 10/1. Bildteil I. VEB C. Zeiss, Jena. 77 strán.
4. CARL ZEISS: Elektronenstrahlbelichtungsanlage ZBA 10/1. Programmbeschreibung. Gebrauchsanleitung. VEB C. Zeiss, Jena. 243 strán.
5. Wentworth Laboratories Inc. MP-1100 Programmable Analytical Prober, 1989, 63 strán
6. Wentworth Laboratories Inc. Deutschland: Preisliste 1997
7. Wentworth Laboratories Inc.: The Compass Model CMP-100, Probe card building, repair, testing
8. Logic Master HS 1000 Operator's Manual, IMS Inc Bevaerton
9. Logic Master HS Series System Reference Manual, IMS Inc. Beaverton
10. Soft Test AUTOSORT, Software Interface for the Wentworth MP 1100 Analytical Prober to IMS Logic Master Series Tester, ST Inc. San Jose 1987
11. Logic Master Verifying a Part, IMS HS100
12. Verification Solutions, A Guide to Design Verification and Test. IMS 1988
13. Verification Solutions. A Guide to ASIC Design Verification. IMS 1986, 73 strán
14. Ultrasonic Wedge Bonder WB-100-M, Adelco AG Semiconductor Equipment and Materials. Kulicke & Soffa, 2006
15. Justierer und Belichtungseinrichtung AMK 2104 11, VEB Reglerwerke 1975

Iné

1. Kostič I.: Rôzne materiály z elektrónovej litografie